



孕龍科技股份有限公司
ZeroPlus Technology Co., Ltd.

SPECIFICATION

MODEL: 029-LAP-CCIR656-M

PART NO : _____

VERSION : V1.32

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
ZeroPlus Technology after
signing .

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1. 软件注册	3
2. 人机界面	6
3. 使用说明	10

1. 软件注册

软件注册请依照下列步骤进行注册。

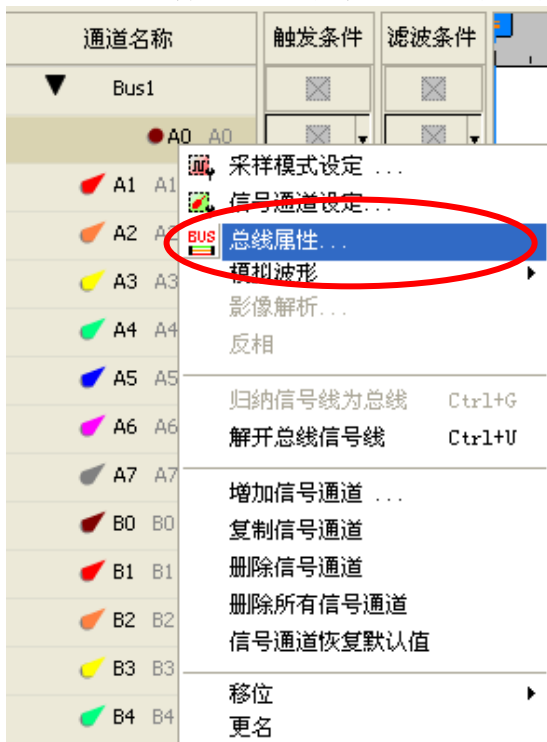
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。

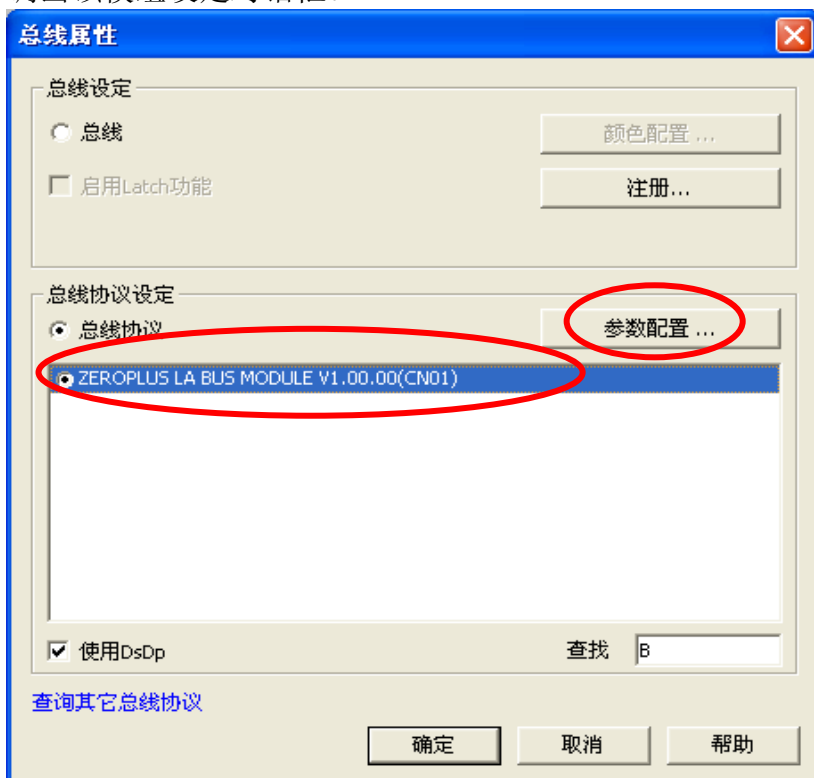


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

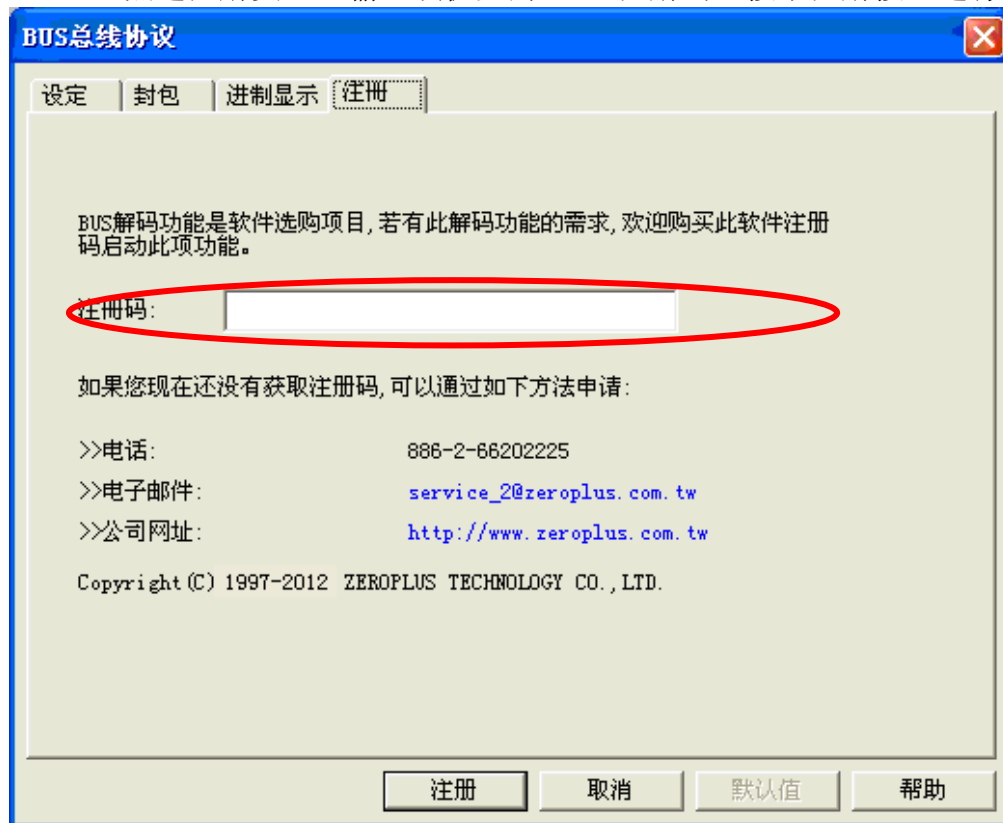




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。

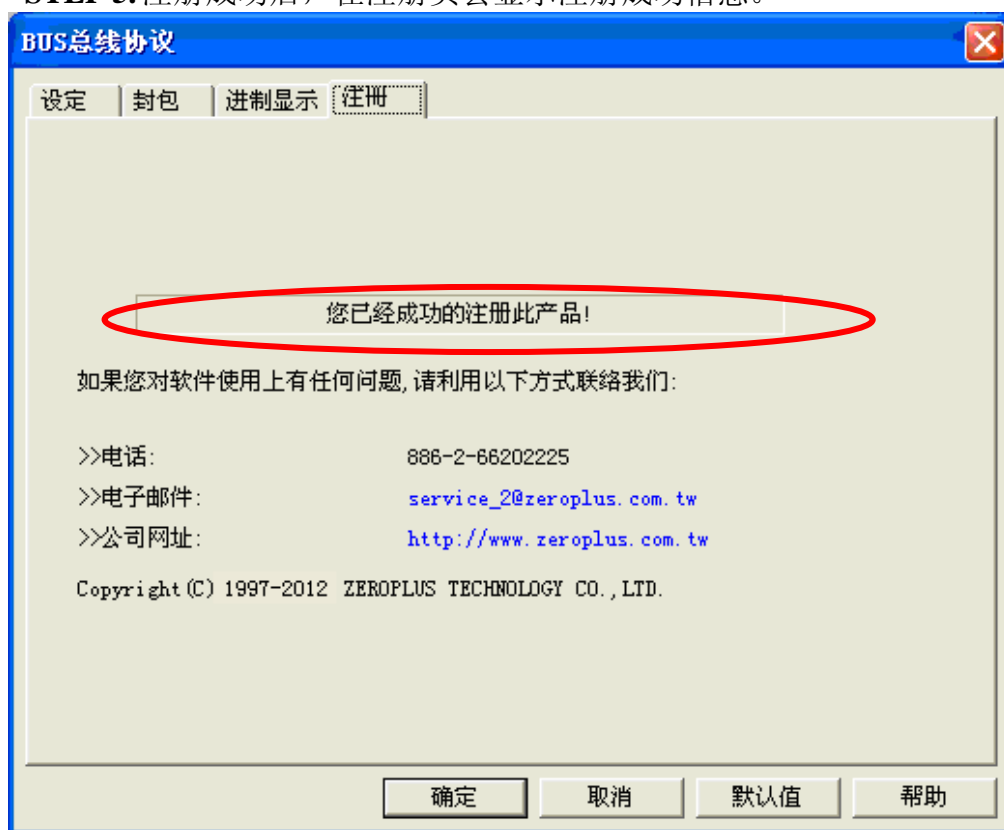


STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。





STEP 5.注册成功后，在注册页会显示注册成功信息。





2. 人机界面

在设定部分，相关设定参考下图界面。

设定页

总线协议设定

界面：可选择 8 BITS 与 10 BITS 两种。

采样边沿：可选择上升沿或下降沿时采样。

解码 Line Number：启用 Line Number 解码后，封包中会解出不同的 Line 段，如果所有 Line 段的值相同，则不解出来。

版本：启用解码 Line Number 后，可以选择 CCIR656-3 版本或 CCIR656-4 版本，两者任选一个。不同的版本解码出来的 Line 段的值不一定相同。

扫描方式：启用解码 Line Number 后，可以选择 525 行扫描方式或 625 行扫描方式，两者任选一个。不同扫描方式解码出来的 Line 段的值不一定相同。

通道设定

讯号线分为 8 BITS 与 10 BITS 两种，其中资料线为 DB0~DB7 共 8 条、频率(CLK)一条。当选择 10bit 模式时则须多两条小数数值讯号线。



总线协议颜色：

可自行设定波形解码字段颜色。

封包页

封包部分可依使用者喜好调整各封包颜色，勾选项显示在封包列表中，未勾选项不会显示在封包列表中。默认勾选所有项。



进制页

CCIR656总线协议

设定

封包

进制显示

注册

☒ 启动

Protection: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

CB: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

Y: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

CR: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

Blanking: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

Line: ☐ 二进制 ☐ 十进制 ☒ 十六进制 ☐ ASCII

确定

取消

默认值

帮助

当启用自定义进制显示时，Protection, CB, Y, CR, Blanking, Line 用户可自定义其进制。不启用时，为灰色状态，不可点选进制设定。



注册页

CCIR656总线协议

设定

封包

进制显示

注册

您已经成功的注册此产品!

如果您对软件使用上有任何问题, 请利用以下方式联络我们:
>>电话: 886-2-66202225
>>电子邮件: service_2@zeroplus.com.tw
>>公司网址: <http://www.zeroplus.com.tw>
Copyright (C) 1997-2012 ZEROPLUS TECHNOLOGY CO., LTD.

确定

取消

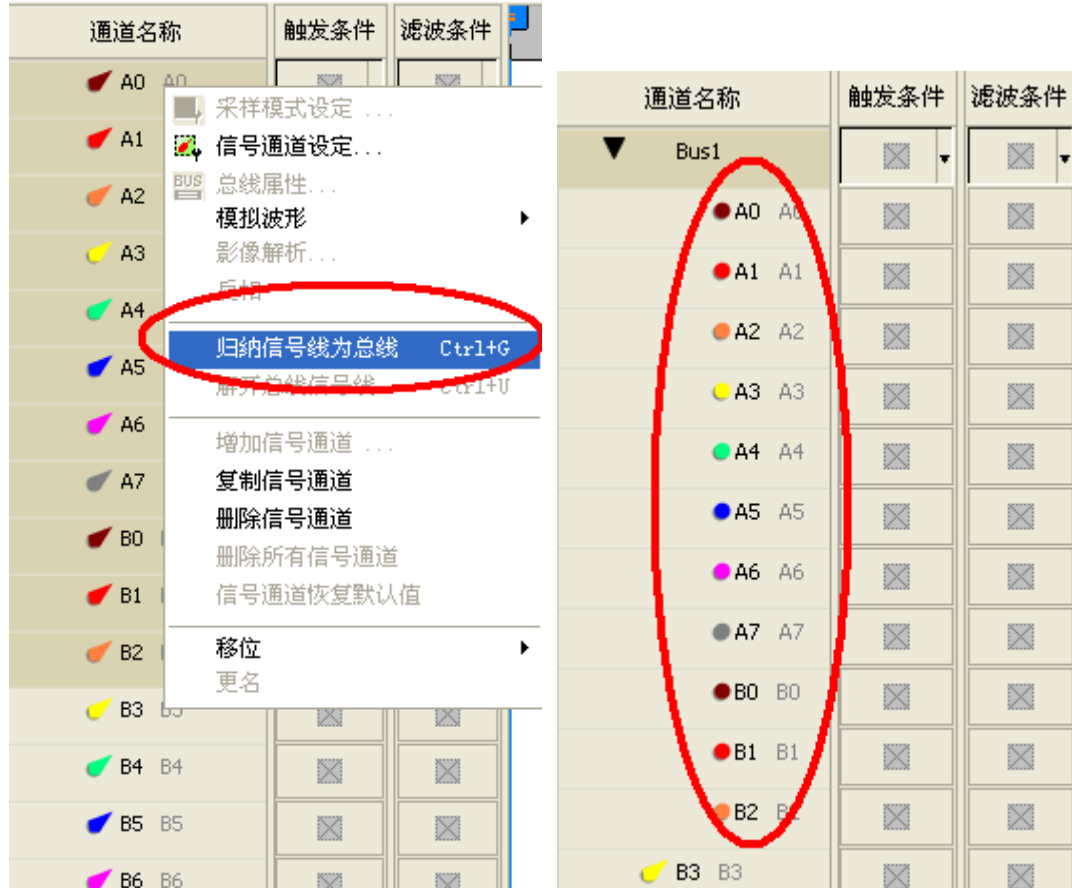
默认值

帮助

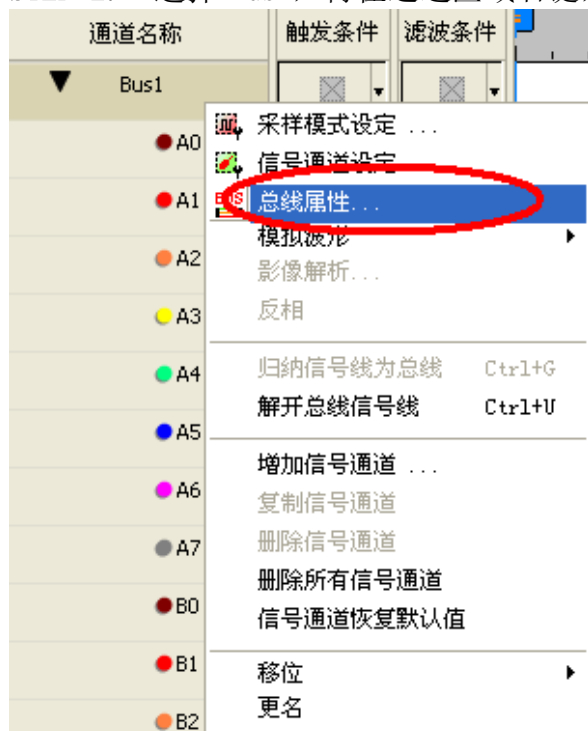
注册部分提供公司信息，使用者如有问题可拨打电话或上网查询。

3. 使用说明

STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0~B2 归纳为 Bus1，CCIR656 总线协议分析需要 9 线或是 11 线解码。

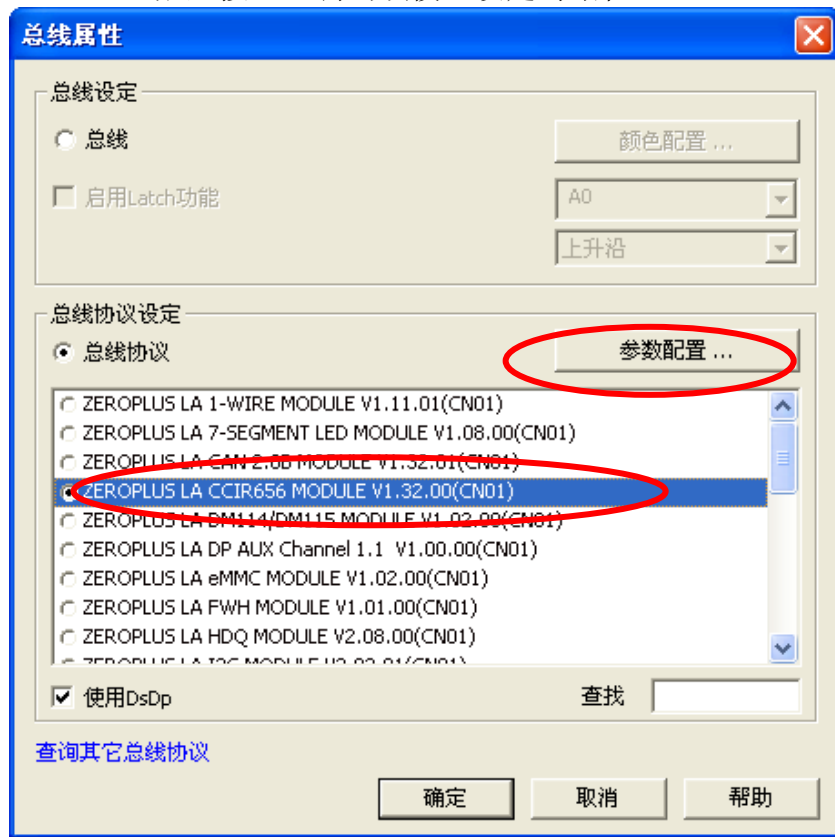


STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。

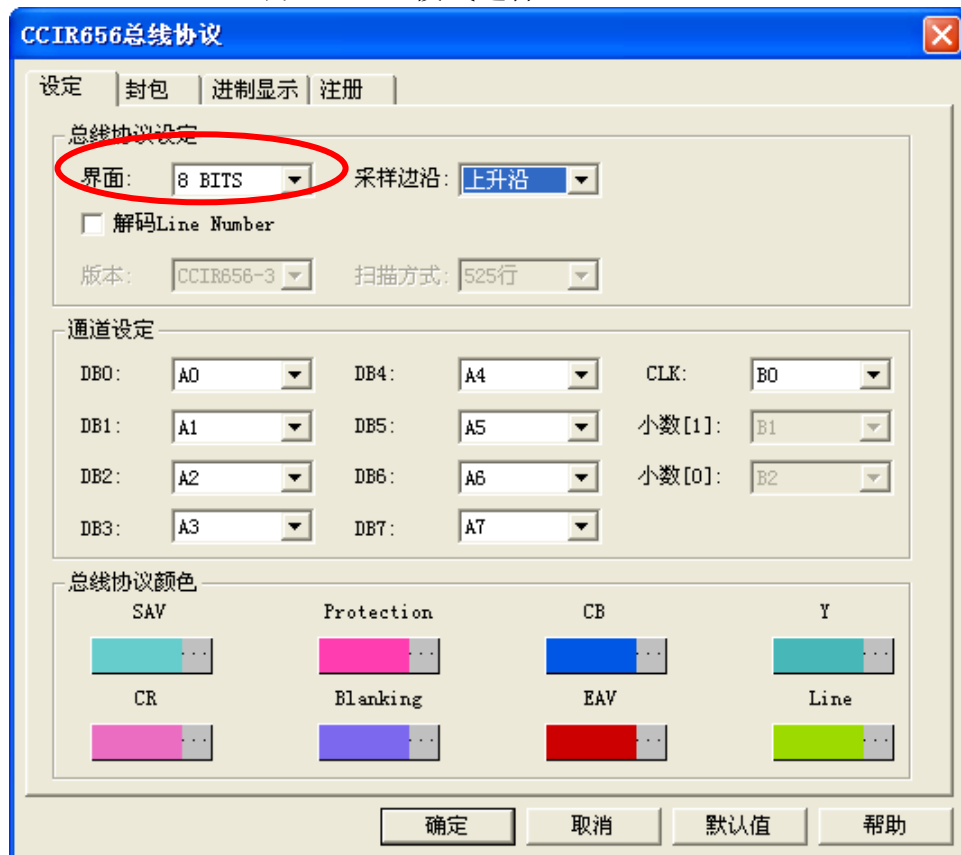




STEP 3. 在总线属性对话框，点选 ZEROPLUS LA CCIR656 MODULE V1.32.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 8 BITS 或 10 BITS 模式选择。



STEP 5. 采样边沿设定为上升沿或是下降沿。



STEP 6. 勾选解码 Line Number，启用后可以选择 CCIR656-3 或 CCIR656-4 版本，扫描方式可以选择 525 行或 625 行。





STEP 7. 通道设定。

CCIR656总线协议

设定 封包 进制显示 注册

总线协议设定

界面: 8 BITS 采样边沿: 上升沿

☒ 解码Line Number

版本: CCIR656-3 扫描方式: 525行

通道设定

DB0: A0 DB4: A4 CLK: B0

DB1: A1 DB5: A5 小数[1]: B1

DB2: A2 DB6: A6 小数[0]: B2

DB3: A3 DB7: A7

总线协议颜色

SAV Protection CB Y

CR Blanking EAV Line

确定 取消 默认值 帮助

STEP 8. 设定波形解码字段颜色。

CCIR656总线协议

设定 封包 进制显示 注册

总线协议设定

界面: 8 BITS 采样边沿: 上升沿

☒ 解码Line Number

版本: CCIR656-3 扫描方式: 525行

通道设定

DB0: A0 DB4: A4 CLK: B0

DB1: A1 DB5: A5 小数[1]: B1

DB2: A2 DB6: A6 小数[0]: B2

DB3: A3 DB7: A7

总线协议颜色

SAV Protection CB Y

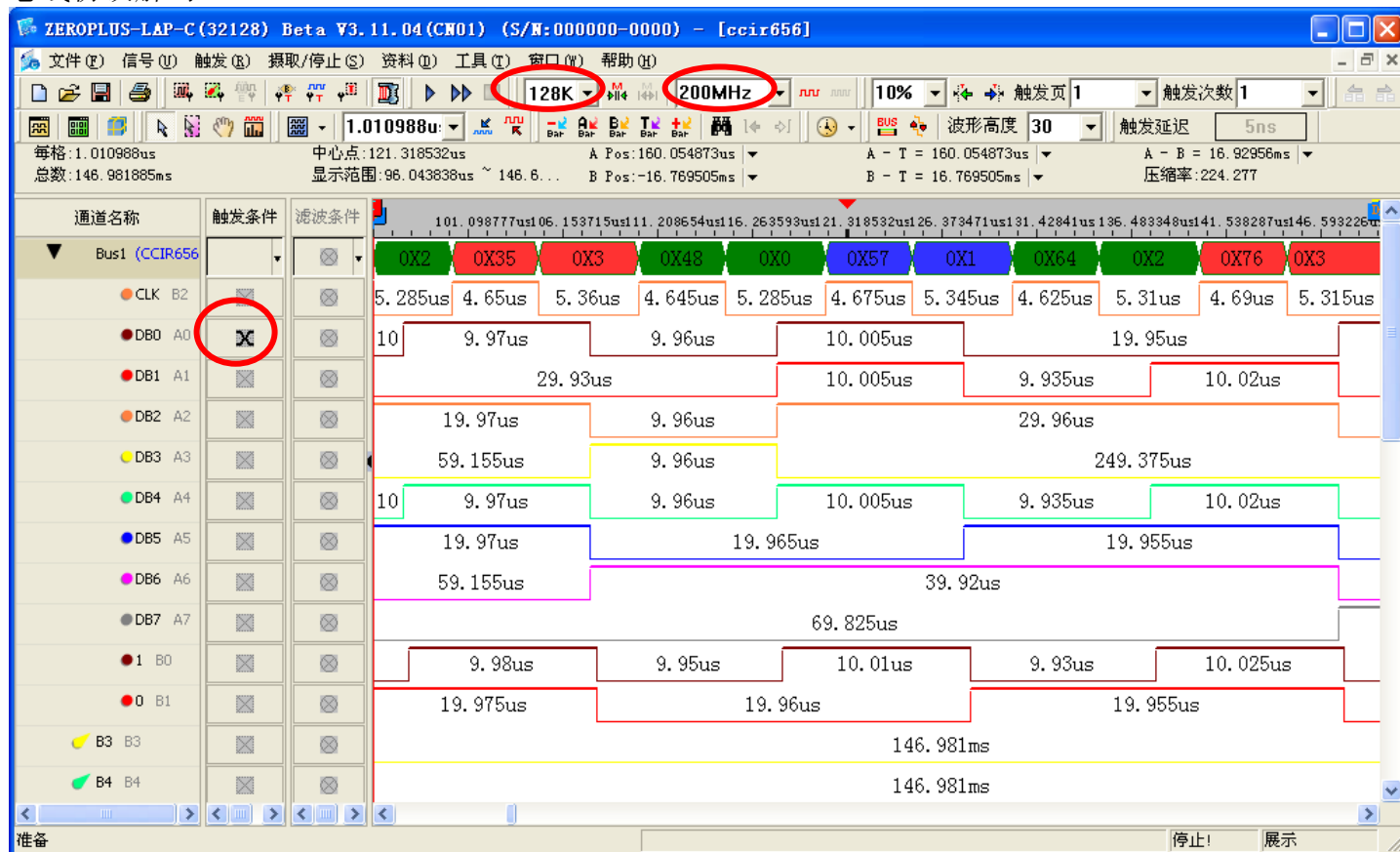
CR Blanking EAV Line

确定 取消 默认值 帮助



STEP 9. 总线协议解码完成图示，任一边沿触发，设定内存容量为 128K，采样频率为 200MHz。（采样频率最好是待测讯号的 4 倍以上）。

总线协议解码





封包列表

